

入出力端子台 DACS-2596 説明書

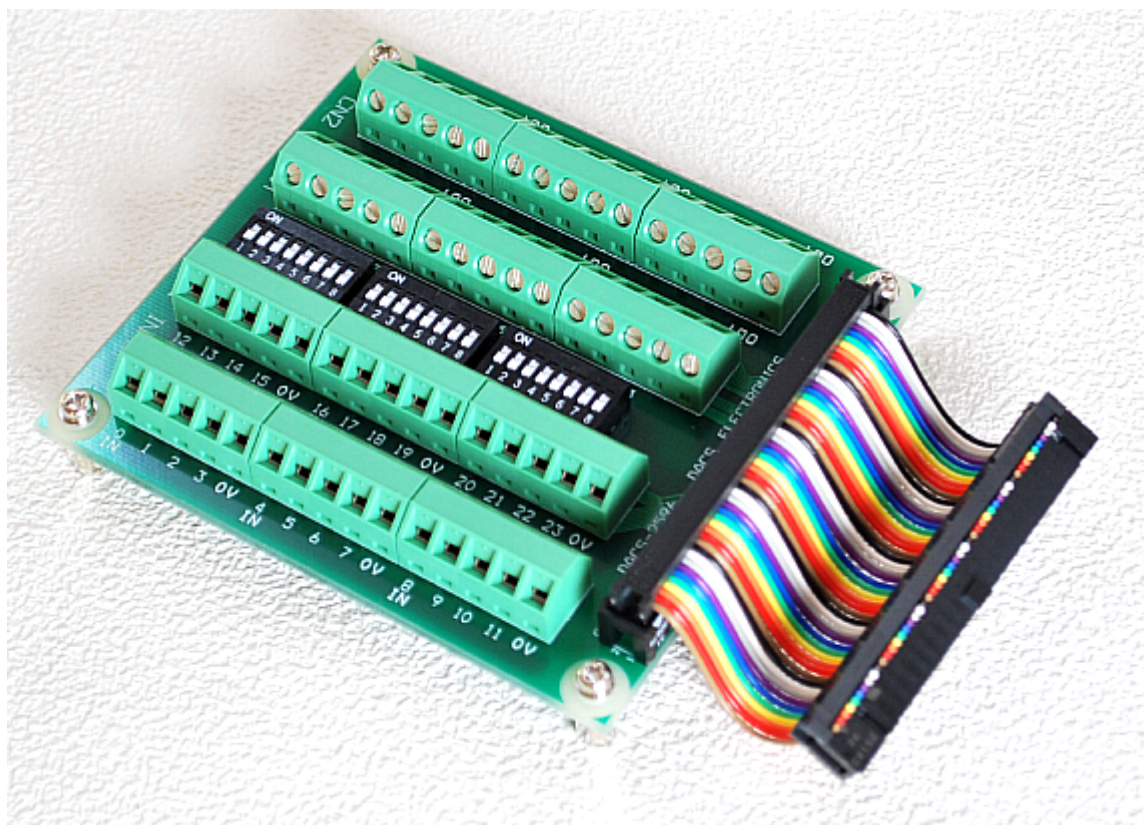
DACS-2596は、DACS-2500KD/D および リモート I/O ユニット RM5500D 用の入出力端子台です。

デジタル入力 24 点、デジタル出力 24 点の信号用と、入力と出力用に各 6 個のコモン端子があり、4 ビットごとに分けられた入出力により、汎用的なコネクタ変換端子台を使用する場合に比べ、入出力ビットの位置がわかりやすくなっているのが特徴です。また、デジタル入力には全ビットに入力テスト用ディップスイッチをセットしており、任意の入力を強制的に close 状態とすることもできます。

端子台 DACS-2596 は、フォトカプラ入出力/フォトMOSリレー出力のデジタル入出力ユニット用に対応しています。入出力が TTL 信号のデジタル入出力基板にも使用できますが、これら TTL 信号入出力基板と接続して使用する場合は、端子台に接続するケーブルの長さを 30 cm 以下としてください。DACS-2500KD/D、RM5500D と組合せた場合は、この制限はありません。信号の速度とノイズ環境により、適切な長さにてご使用ください。

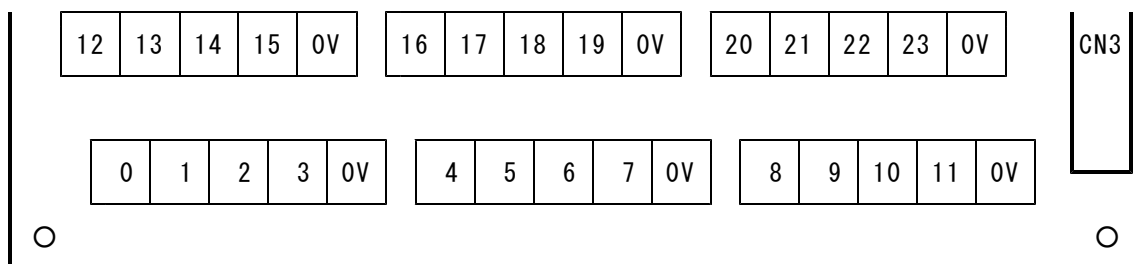
DACS-2596 仕様

1	端子台	使用端子台 端子間ピッチ 入力および出力 適合電線 電線むき長さ	オムロン XW4E-05C1-S1 12個 ねじタイプ 傾斜型 5.08mm 合計端子数 0Vコモンを含み 60 0.2mm ² ~ 1.3mm ² 6mm
2	入力テストスイッチ	ディップスイッチ 24点	
3	コネクタ	フラットケーブル用 50P 接続ケーブル 5cm 添付	
4	電氣的な定格	接続するユニット/基板の入出力仕様に準じる	
5	寸法/重量	104.1 × 94.0mm 最大高さ 約 26mm (スペーサ高さ 10mm を含む) 重量 145g ベース基板は丈夫なガラスエポキシ 2mm 厚	



入出力信号配列

CN1 デジタル入力端子配置



0	bit0(LSB)
1	bit1
2	bit2
3	bit3
0V	入力0Vコモン

4	bit4
5	bit5
6	bit6
7	bit7
0V	入力0Vコモン

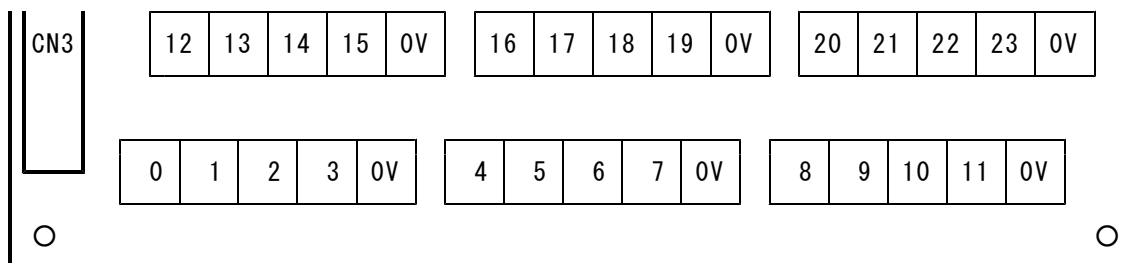
8	bit8
9	bit9
10	bit10
11	bit11
0V	入力0Vコモン

12	bit12
13	bit13
14	bit14
15	bit15
0V	入力0Vコモン

16	bit16
17	bit17
18	bit18
19	bit19
0V	入力0Vコモン

20	bit20
21	bit21
22	bit22
23	bit23(MSB)
0V	入力0Vコモン

CN2 デジタル出力端子配置



0	bit0(LSB)
1	bit1
2	bit2
3	bit3
0V	出力0Vコモン

4	bit4
5	bit5
6	bit6
7	bit7
0V	出力0Vコモン

8	bit8
9	bit9
10	bit10
11	bit11
0V	出力0Vコモン

12	bit12
13	bit13
14	bit14
15	bit15
0V	出力0Vコモン

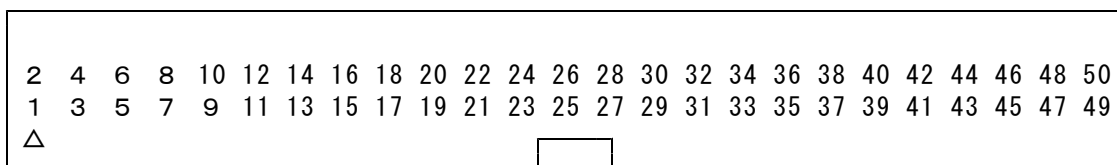
16	bit16
17	bit17
18	bit18
19	bit19
0V	出力0Vコモン

20	bit20
21	bit21
22	bit22
23	bit23(MSB)
0V	出力0Vコモン

(注1) 信号の記述は、DACS-2500KD/D または RM5500D の名称としています。

(注2) デジタル入力0Vコモンとデジタル出力0Vコモンは、それぞれ電氣的に絶縁しています。

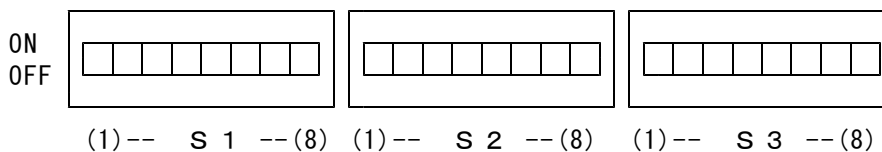
C N 3 DACS-2500KD/D または RM5500D との接続用



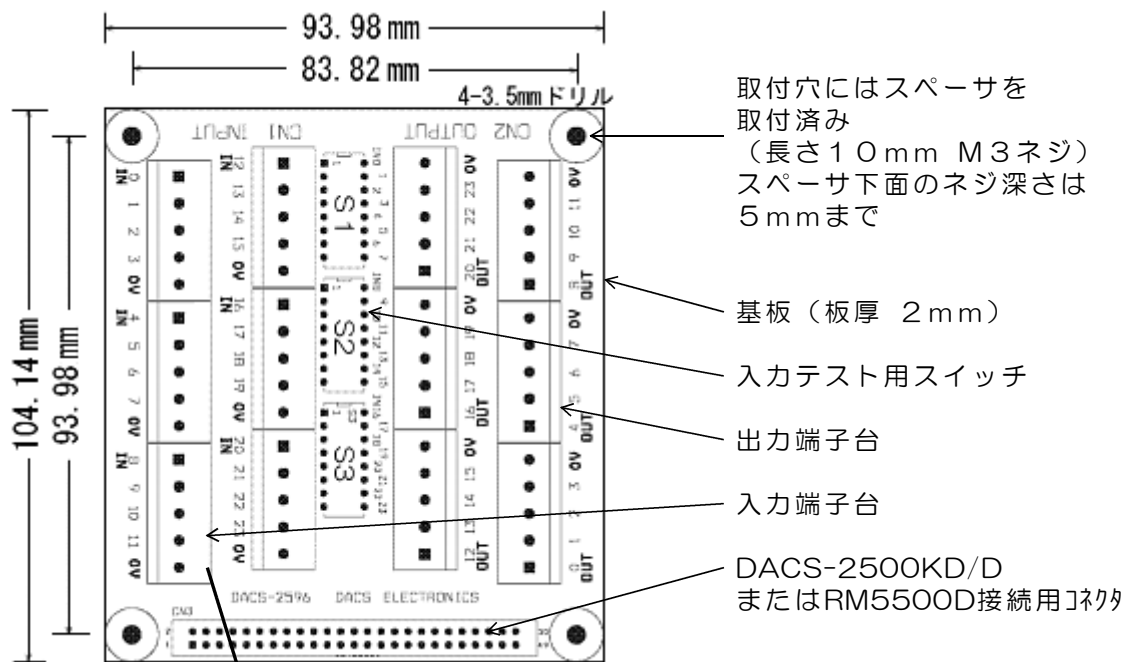
1	デジタル入力	bit 0 (LSB)	2	デジタル入力	bit 1
3	デジタル入力	bit 2	4	デジタル入力	bit 3
5	デジタル入力	bit 4	6	デジタル入力	bit 5
7	デジタル入力	bit 6	8	デジタル入力	bit 7
9	デジタル入力	bit 8	10	デジタル入力	bit 9
11	デジタル入力	bit 10	12	デジタル入力	bit 11
13	デジタル入力	bit 12	14	デジタル入力	bit 13
15	デジタル入力	bit 14	16	デジタル入力	bit 15
17	デジタル入力	bit 16	18	デジタル入力	bit 17
19	デジタル入力	bit 18	20	デジタル入力	bit 19
21	デジタル入力	bit 20	22	デジタル入力	bit 21
23	デジタル入力	bit 22	24	デジタル入力	bit 23 (MSB)
25	デジタル入力	0 V コモン	26	デジタル出力	0 V コモン
27	デジタル出力	bit 0 (LSB)	28	デジタル出力	bit 1
29	デジタル出力	bit 2	30	デジタル出力	bit 3
31	デジタル出力	bit 4	32	デジタル出力	bit 5
33	デジタル出力	bit 6	34	デジタル出力	bit 7
35	デジタル出力	bit 8	36	デジタル出力	bit 9
37	デジタル出力	bit 10	38	デジタル出力	bit 11
39	デジタル出力	bit 12	40	デジタル出力	bit 13
41	デジタル出力	bit 14	42	デジタル出力	bit 15
43	デジタル出力	bit 16	44	デジタル出力	bit 17
45	デジタル出力	bit 18	46	デジタル出力	bit 19
47	デジタル出力	bit 20	48	デジタル出力	bit 21
49	デジタル出力	bit 22	50	デジタル出力	bit 23 (MSB)

(注3) 信号の記述は、DACS-2500KD/D または RM5500D の名称としています。
 (注4) デジタル入力0 V コモンとデジタル出力0 V コモンは、それぞれ電氣的に絶縁しています。

入力テスト用スイッチ (ONにてclose 通常はOFFにて使用してください。)

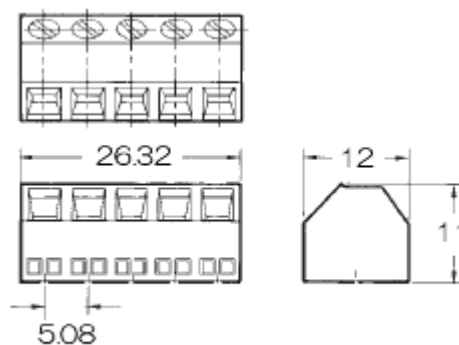
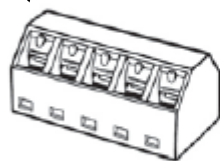


S 1	(1)	bit 0	S 2	(1)	bit 8	S 3	(1)	bit 16
	(2)	bit 1		(2)	bit 9		(2)	bit 17
	(3)	bit 2		(3)	bit 10		(3)	bit 18
	(4)	bit 3		(4)	bit 11		(4)	bit 19
	(5)	bit 4		(5)	bit 12		(5)	bit 20
	(6)	bit 5		(6)	bit 13		(6)	bit 21
	(7)	bit 6		(7)	bit 14		(7)	bit 22
	(8)	bit 7		(8)	bit 15		(8)	bit 23



DACS-2596 外形図

端子外形図



入出力端子台 DACS-2596 製品内容

製品の名称	入出力端子台 DACS-2596	
標準構成	DACS-2596	1枚
	デジタル入出力接続用ケーブル 5cm	1本
	(DACS-2500KD/D または RM5500Dとの接続用)	
	説明書	1部

製造販売	ダックス技研株式会社 ホームページ http://www.dacs-giken.co.jp
------	--

DACS259618612A