

## 入出力端子台 DACS-2590 説明書

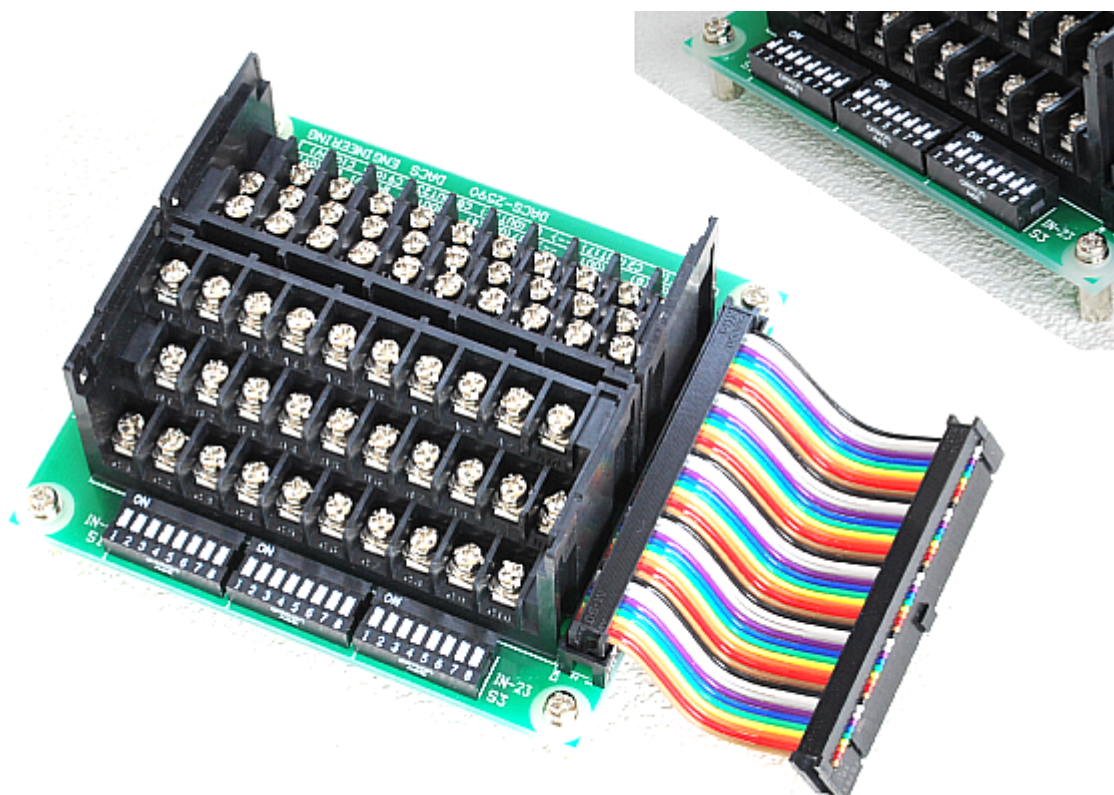
DACS-2590 は、DACS-2500KD/D、DACS-1500HDシリーズ、およびリモート I/O ユニット RM5500D 用の入出力端子台です。

デジタル入力 24 点、デジタル出力 24 点の信号用と、入力と出力用に各 6 個のコモン端子があり、8 ビットごとに分けられた入出力により、汎用的なコネクタ変換端子台を使用する場合に比べ、入出力ビットの位置がわかりやすくなっているのが特徴です。また、デジタル入力には全ビットに入力テスト用ディップスイッチをセットしており、任意の入力を強制的に close 状態とすることもできます。

端子台 DACS-2590 は、フォトカプラ入出力/フォトMOSリレー出力のデジタル入出力ユニット用に対応しています。入出力が TTL 信号のデジタル入出力基板にも使用できますが、これら TTL 信号入出力基板と接続して使用する場合は、端子台に接続するケーブルの長さを 30 cm 以下としてください。DACS-2500KD/D、RM5500D と組合せた場合は、この制限はありません。使用される信号の速度とノイズ環境により、適切な長さにてご使用ください。

### DACS-2590 仕様

1	端子台	端子ネジ 角座金つき M3 端子間ピッチ 7.62mm 端子幅 6.3mm 入力および出力 各3段配列 合計端子数 60個 使用端子台 サトーパーツ ML-740-W3BF
2	入力テストスイッチ	ディップスイッチ 24点
3	コネクタ	フラットケーブル用 50P 接続ケーブル 5cm 添付
4	電気的な定格	接続するユニット/基板の入出力仕様に準じる
5	寸法/重量	104.1 × 94.0mm 高さ 約49mm (スペーサ高さ10mmを含む) 重量 300g ベース基板は丈夫なガラスエポキシ2mm厚



## 入出力信号配列

### CN1 デジタル入力端子配置

A 1	A 2	A 3	A 4	A 5	A 6	A 7	A 8	A 9	A 10
-----	-----	-----	-----	-----	-----	-----	-----	-----	------

B 1	B 2	B 3	B 4	B 5	B 6	B 7	B 8	B 9	B 10
-----	-----	-----	-----	-----	-----	-----	-----	-----	------

C 1	C 2	C 3	C 4	C 5	C 6	C 7	C 8	C 9	C 10
-----	-----	-----	-----	-----	-----	-----	-----	-----	------

A 1	bit 0 (LSB)	B 1	bit 8	C 1	bit 16
A 2	bit 1	B 2	bit 9	C 2	bit 17
A 3	bit 2	B 3	bit 10	C 3	bit 18
A 4	bit 3	B 4	bit 11	C 4	bit 19
A 5	bit 4	B 5	bit 12	C 5	bit 20
A 6	bit 5	B 6	bit 13	C 6	bit 21
A 7	bit 6	B 7	bit 14	C 7	bit 22
A 8	bit 7	B 8	bit 15	C 8	bit 23 (MSB)
A 9	入力0Vコモン	B 9	入力0Vコモン	C 9	入力0Vコモン
A 10	入力0Vコモン	B 10	入力0Vコモン	C 10	入力0Vコモン

### CN2 デジタル出力端子配置

A 1	A 2	A 3	A 4	A 5	A 6	A 7	A 8	A 9	A 10
-----	-----	-----	-----	-----	-----	-----	-----	-----	------

B 1	B 2	B 3	B 4	B 5	B 6	B 7	B 8	B 9	B 10
-----	-----	-----	-----	-----	-----	-----	-----	-----	------

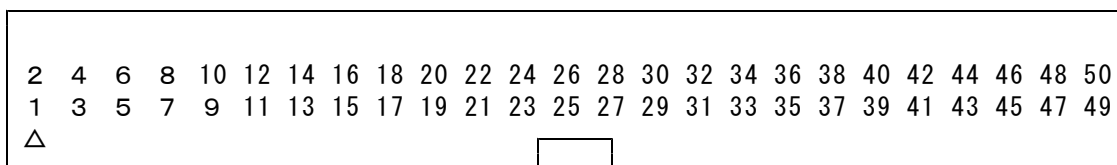
C 1	C 2	C 3	C 4	C 5	C 6	C 7	C 8	C 9	C 10
-----	-----	-----	-----	-----	-----	-----	-----	-----	------

A 1	bit 0 (LSB)	B 1	bit 8	C 1	bit 16
A 2	bit 1	B 2	bit 9	C 2	bit 17
A 3	bit 2	B 3	bit 10	C 3	bit 18
A 4	bit 3	B 4	bit 11	C 4	bit 19
A 5	bit 4	B 5	bit 12	C 5	bit 20
A 6	bit 5	B 6	bit 13	C 6	bit 21
A 7	bit 6	B 7	bit 14	C 7	bit 22
A 8	bit 7	B 8	bit 15	C 8	bit 23 (MSB)
A 9	出力0Vコモン	B 9	出力0Vコモン	C 9	出力0Vコモン
A 10	出力0Vコモン	B 10	出力0Vコモン	C 10	出力0Vコモン

(注1) 信号の記述は、DACS-2500KD/D、DACS-1500HD または RM5500D の名称としています。

(注2) デジタル入力0Vコモンとデジタル出力0Vコモンは、それぞれ電氣的に絶縁しています。

C N 3 DACS-2500KD/D、DACS-1500HD または RM5500D との接続用

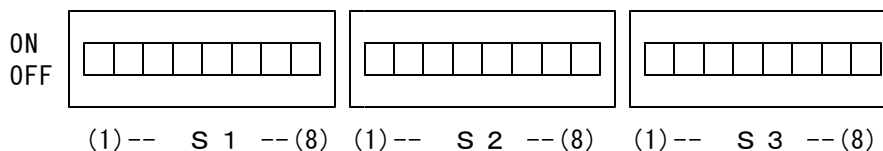


1	デジタル入力	bit 0 (LSB)	2	デジタル入力	bit 1
3	デジタル入力	bit 2	4	デジタル入力	bit 3
5	デジタル入力	bit 4	6	デジタル入力	bit 5
7	デジタル入力	bit 6	8	デジタル入力	bit 7
9	デジタル入力	bit 8	10	デジタル入力	bit 9
11	デジタル入力	bit 10	12	デジタル入力	bit 11
13	デジタル入力	bit 12	14	デジタル入力	bit 13
15	デジタル入力	bit 14	16	デジタル入力	bit 15
17	デジタル入力	bit 16	18	デジタル入力	bit 17
19	デジタル入力	bit 18	20	デジタル入力	bit 19
21	デジタル入力	bit 20	22	デジタル入力	bit 21
23	デジタル入力	bit 22	24	デジタル入力	bit 23 (MSB)
25	デジタル入力	0 V コモン	26	デジタル出力	0 V コモン
27	デジタル出力	bit 0 (LSB)	28	デジタル出力	bit 1
29	デジタル出力	bit 2	30	デジタル出力	bit 3
31	デジタル出力	bit 4	32	デジタル出力	bit 5
33	デジタル出力	bit 6	34	デジタル出力	bit 7
35	デジタル出力	bit 8	36	デジタル出力	bit 9
37	デジタル出力	bit 10	38	デジタル出力	bit 11
39	デジタル出力	bit 12	40	デジタル出力	bit 13
41	デジタル出力	bit 14	42	デジタル出力	bit 15
43	デジタル出力	bit 16	44	デジタル出力	bit 17
45	デジタル出力	bit 18	46	デジタル出力	bit 19
47	デジタル出力	bit 20	48	デジタル出力	bit 21
49	デジタル出力	bit 22	50	デジタル出力	bit 23 (MSB)

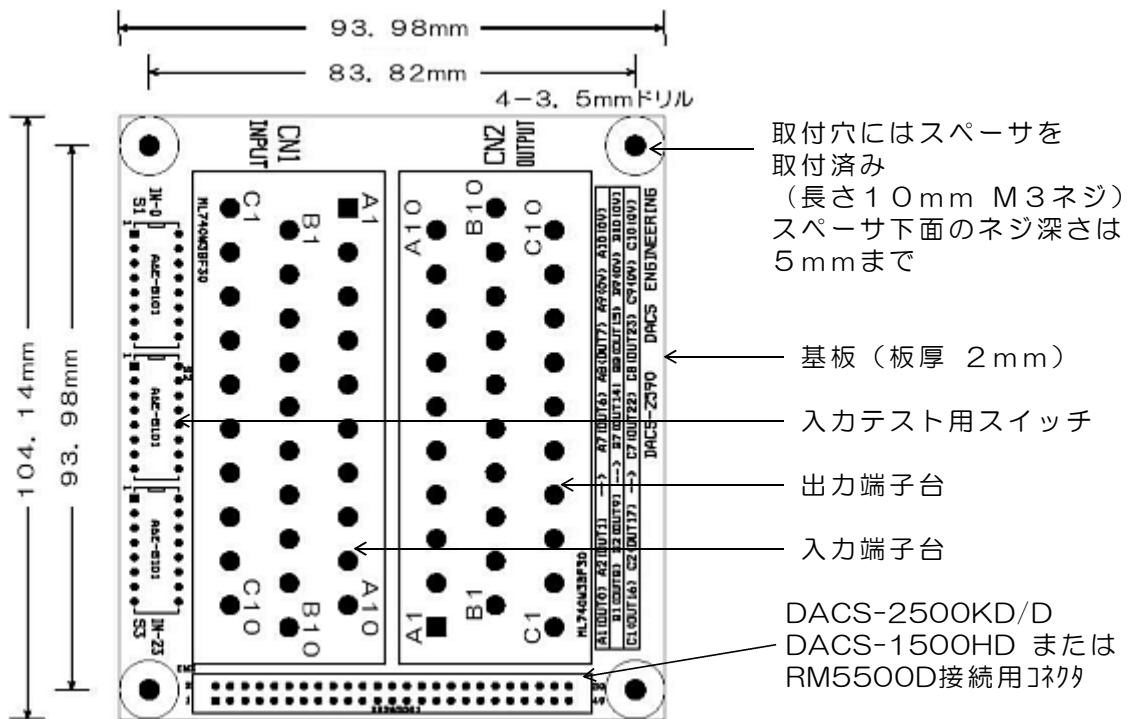
(注3) 信号の記述は、DACS-2500KD/D、DACS-1500HD または RM5500D の名称としています。

(注4) デジタル入力0 V コモンとデジタル出力0 V コモンは、それぞれ電氣的に絶縁しています。

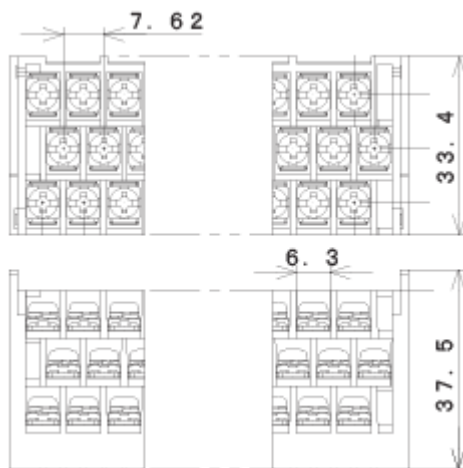
入力テスト用スイッチ (ONにてclose 通常はOFFにて使用してください。)



S 1	S 2	S 3
(1) bit 0	(1) bit 8	(1) bit 16
(2) bit 1	(2) bit 9	(2) bit 17
(3) bit 2	(3) bit 10	(3) bit 18
(4) bit 3	(4) bit 11	(4) bit 19
(5) bit 4	(5) bit 12	(5) bit 20
(6) bit 5	(6) bit 13	(6) bit 21
(7) bit 6	(7) bit 14	(7) bit 22
(8) bit 7	(8) bit 15	(8) bit 23



DACS-2590 外形図



端子外形図

入出力端子台 DACS-2590 製品内容

製品の名称	入出力端子台 DACS-2590	
標準構成	DACS-2590	1枚
	デジタル入出力接続用ケーブル 5cm (DACS-2500KD/D、DACS-1500HD またはRM5500Dとの接続用)	1本
	説明書	1部

製造販売	ダックス技研株式会社 ホームページ <a href="http://www.dacs-giken.co.jp">http://www.dacs-giken.co.jp</a>
------	--

DACS259017604A